



3V3=VCC_3V3; 5V=VCC_5V

J2		
D2	11	GPIO0D0
D3	12	GPIO1D1
D4	13	GPIO2D2
D5	15	GPIO3D3
D6	16	GPIO4D4
D7	18	GPIO5D5
D8	22	GPIO6D6
D9	7	GPIO7D7
A4	3	SDA0D8
A5	5	SCL0D9
D10	24	CE0D10
A3	26	CE1D11
D11	19	MOSID12
D12	21	MISO1D13
D13	23	SCLKD14
D1	8	TXDD15
D0	10	RXDD16

ZCM254

J3			J5		
1	1	RST	AREF	1	1
2	1	VCC_3V3	GND	2	2
3	1	VCC_5V	D13	3	3
4	4	GND	D12	4	4
5	5	GND	D11	5	5
6	6	VIN	D10	6	6
			D9	7	7
			DB	8	8

J4			J6		
1	1	A0	D7	1	1
2	2	A1	D6	2	2
3	3	A2	D5	3	3
4	4	A3	D4	4	4
5	5	A4	D3	5	5
6	6	A5	D2	6	6
			D1	7	7
			D0	8	8

J1		
DATA	1	D0
VCC	2	VDD
GND	3	GND

J10		
DATA	1	D3
VCC	2	VDD
GND	3	GND

J14		
DATA	1	D7
VCC	2	VDD
GND	3	GND

J18		
DATA	1	D11
VCC	2	VDD
GND	3	GND

J22		
DATA	1	A1
VCC	2	VDD
GND	3	GND

J26		
DATA	1	A5
VCC	2	VDD
GND	3	GND

J7		
DATA	1	D1
VCC	2	VDD
GND	3	GND

J11		
DATA	1	D4
VCC	2	VDD
GND	3	GND

J15		
DATA	1	D8
VCC	2	VDD
GND	3	GND

J19		
DATA	1	D12
VCC	2	VDD
GND	3	GND

J23		
DATA	1	A2
VCC	2	VDD
GND	3	GND

J27		
GND	4	GND
VCC	3	VDD
SDA/TX	2	A4
SCL/RX	1	A5

J9		
DATA	1	D2
VCC	2	VDD
GND	3	GND

J13		
DATA	1	D6
VCC	2	VDD
GND	3	GND

J17		
DATA	1	D10
VCC	2	VDD
GND	3	GND

J21		
DATA	1	A0
VCC	2	VDD
GND	3	GND

J25		
DATA	1	A4
VCC	2	VDD
GND	3	GND

J28		
GND	4	GND
VCC	3	VDD
SDA/TX	2	D1
SCL/RX	1	D0

TITLE:	DATE:
ENGINEER:	PAGE: